

Examen Final:

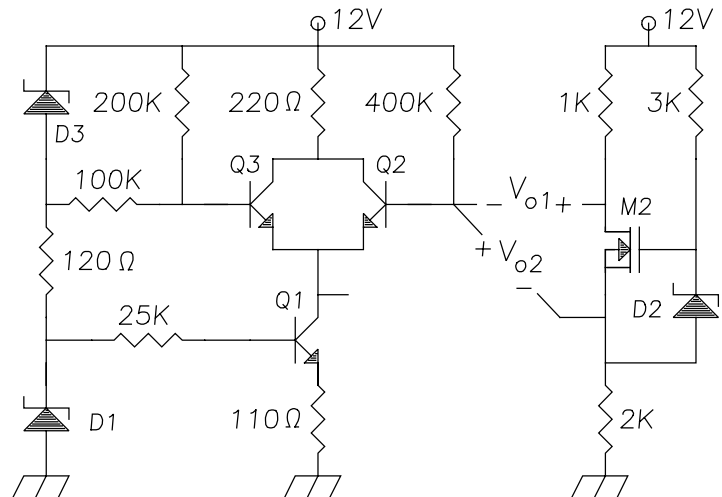
1. Calcule V_{o1} y V_{o2} .

Diodos: $V_\gamma = 0,6V$, $V_z = 3V$

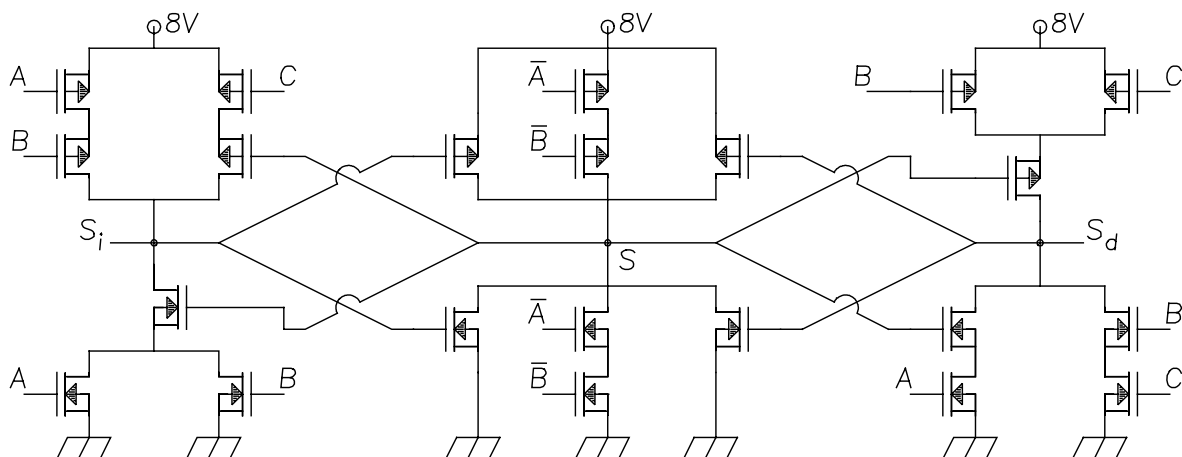
BJT: $V_{BE-ZAD} = 0,68V$, $\beta = 299$

Mosfet: $k = 2 \text{ mA/V}^2$, $V_T = 2V$

$I_{DS} = k (V_{GS} - V_T)^2 \text{ (Sat.)}$



2. Halle el valor lógico de las salidas S_i , S y S_d en función de las entradas A , B y C . Muestre claramente cómo se obtienen los valores de las salidas.



3. Calcule las salidas V' y V_o , en función de la entrada V_i . La alimentación de los amplificadores operacionales es $\pm 12V$.

